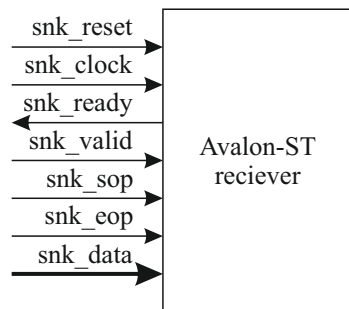
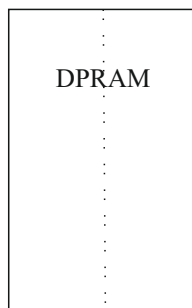


clock domain Avalon-ST snk

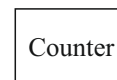
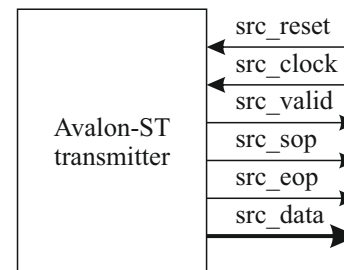


запись
в память

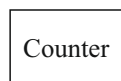
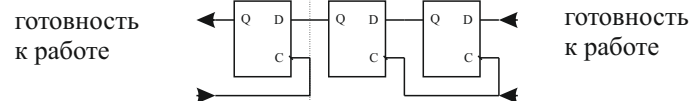
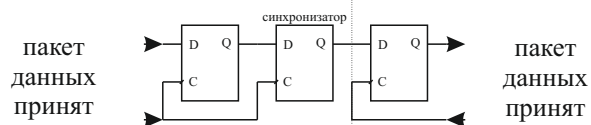


clock domain Avalon-ST src

чтение из
памяти



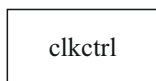
счет
считываемых
данных;
счёт адреса;
индексация массива
при сортировке;



счет
записанных
данных;
счёт адреса



машина управления
режимами
и сортировка



управление
тактовой
частотой в
домене snk
*опционально